

Università di Firenze

Corso di Calcolatori Elettronici
II anno Ingegneria Informatica
a.a. 2009-2010

Prof. Carlo Colombo

PROGRAMMA

1. INTRODUZIONE ALLA LOGICA E RETI LOGICHE COMBINATORIE
2. RETI LOGICHE SEQUENZIALI E CALCOLATORE
3. ARCHITETTURE DEI MICROPROCESSORI: RISC E CISC
4. MEMORIE: COSTRUZIONE, ORGANIZZAZIONE E GERARCHIA
5. LE PERIFERICHE DI INPUT/OUTPUT E LA LORO GESTIONE
6. HARDWARE E SOFTWARE DEL MICROPROCESSORE INTEL 8086